



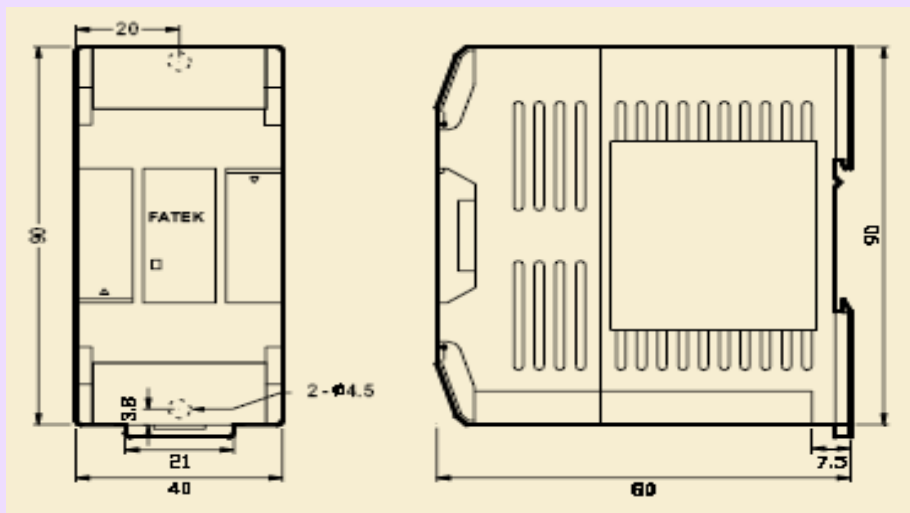
简介

FBs-6AD 系 FATEK FBs 系列 PLC 之模拟输入信号扩充模块.其提供 6 信道 14 或 12 位分解能力之模拟至数字转换功能. 应用时可利用模块内之跳线设定来配合量测不同信号型态及振幅之外接模拟信号.不论 14 或 12 有效位模式其读值均以 14 位表示.此外为滤除混于信号内之现场噪声亦提供多次读值平均的功能

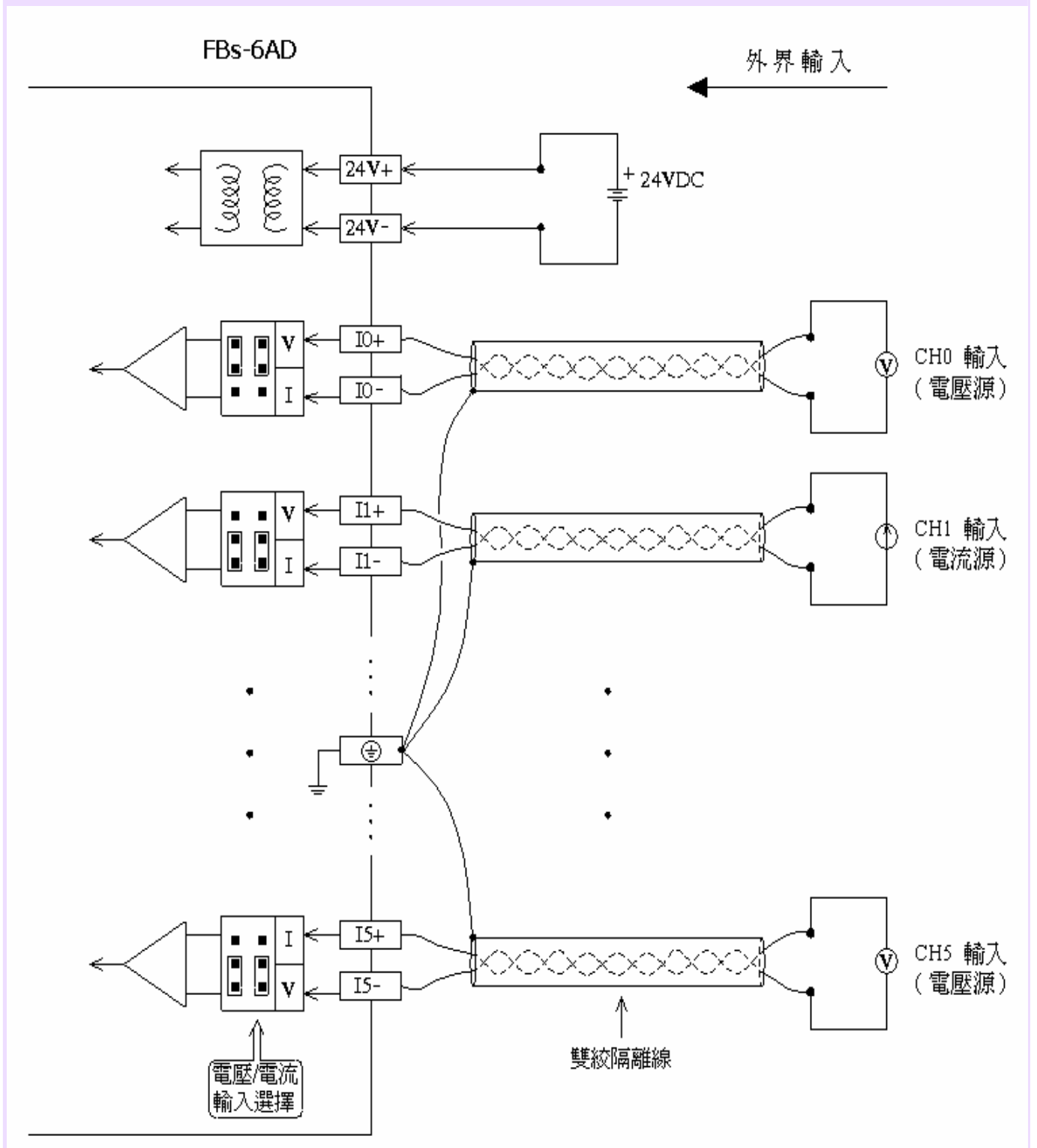
规格

- 信道数- 6 信道
- 分辨率- 14 或 12 位
- 最大分解能力- 0.3mV(电压), 0.61uA(电流)
- 占用 I/O 资源- 6 RI(输入缓存器)
- 转换速率- 每次扫描更新
- 量测准确度- $\pm 1\%$
- 最大输入信号- $\pm 15V$ (电压), 30mA(电流)
- 软件滤波- 移动式平均
- 取样平均次数- 1~16 可设定
- 输入阻抗- 63.2K Ω (电压), 250 Ω (电流)
- 量测范围- -10~+10V, -5~+5V, 0~10V, 0~5V
-20~+20mA, -10~+10mA, 0~20mA
0~10mA
- 绝缘方式- 变压器(电源)及光隔离(信号)
- 状态灯- 5V PWR LED 指示
- 供应电源及消耗功率- 24V-15%/+20%, 2VA
- 内部消耗电流- 5V, 100mA
- 操作温度- 0 ~ 60 °C
- 储存温度- -20 ~ 80 °C
- 外型尺寸- 40(宽)x90(高)x80(深) mm

外型尺寸



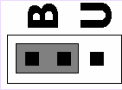

配线图

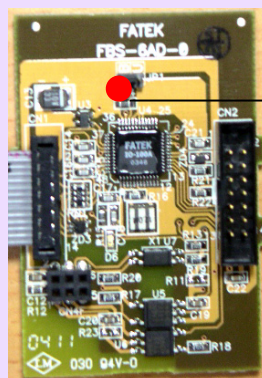


跳线设定

输入码格式选择

输入码格式有单极性 & 双极性两种格式可供选择.单极性的值范围为 0~16383 而双极性的值范围为 -8192 ~ 8191.此二格式之极端二值分别对应至输入信号之最小及最大值.例如输入信号种类设为 -10V~+10V 时,则对 0V 输入而言,单极性码对应输入为 8192 而双极性码对应输入为 0. 10V 输入时,单极性码对应输入为 16383 而双极性码对应输入为 8191.通常此输入码格式会配合输入信号型态来设定.即单极性输入码配合单极性输入信号.双极性输入码配合双极性输入信号.如此两者关系才合于直觉.除须透过 FUN32 作偏差值转换情况下才有必要在单极性输入信号下设为双极性码(请参考 FUN32 说明).各通道之输入码格式系共通由 JP1 来设定.其位置请参考下图

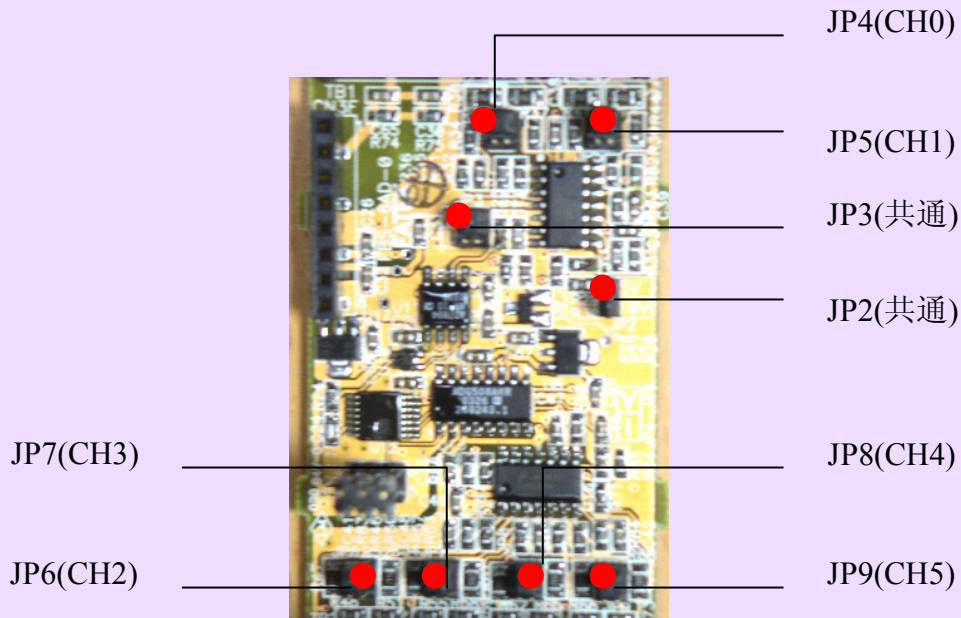
输入码格式	值范围	JP1 设定
双极性	-8192 ~ +8191	
单极性	0 ~ 16383	



JP1

输入信号型态设定

各信道的输入型态其中电流电压可个别设定但振幅及单双极性部分的设定则为共通.以下为各跳线的位置图

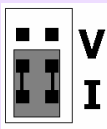
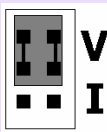


振幅(JP2)及单双极性(JP3)设定

信号型态	JP3 设定	JP2 设定
0~10V 或 0~20mA		
0~5V 或 0~10mA		
-10V~10V 或 -20mA~+20mA		
-5V~+5V 或 -10mA~+10mA		

CH0~CH5 由于共享 JP3 与 JP2 的设定因此其输入型态共通为以上四类之一种.唯一可独立设定的是电压或电流型态.以下是各信道电压电流设定跳线之设定方法

电压或电流设定

信号型态	JP4(CH0)/JP5(CH1)/JP6(CH2)/JP7(CH3)/JP8(CH4)/JP9(CH5)设定
电流	
电压	

FBs-6AD 模块出厂设定为:

输入码格式- 双极性

输出信号型态- -10V ~ +10V

若实际应用与出厂设定不同时请参考以上数据自行设定

应用时除须作模块之跳线设定外尚需透过 WinProlader 的操作进行 AI 模块规划.此项操作可设定软件滤波平均次数及有效分解能力位数.